


GUIA DOCENTE DE LA ASIGNATURA
DESCRIPTION OF INDIVIDUAL COURSE UNIT

English version 

Nombre de la asignatura/módulo/unidad y código Course title and code	Fundamentos de Computadores II
Nivel (Grado/Postgrado) Level of course (Undergraduate/Postgraduate)	Grado
Plan de estudios en que se integra Programme in which is integrated	Licenciado en Física e Ingeniería Electrónica.
Tipo (Troncal/Obligatoria/Optativa) Type of course (Compulsory/Elective)	Optativa y Libre Configuración Específica
Año en que se programa year of study	2º
Calendario (Semestre) Calendar (Semester)	1er Cuatrimestre
Créditos teóricos y prácticos Credits (theory and practice)	4.5+1.5
Créditos expresados como volumen total de trabajo del estudiante (ECTS) Number of credits expressed as student workload (ECTS)	6*
Descriptor Descriptors	*1 ECTS= 25 horas de trabajo. ver más abajo actividades y horas de trabajo estimadas La asignatura trata de presentar de la forma más clara y completa posible la naturaleza y características de los computadores actuales. Los contenidos describen las técnicas y mecanismos de representación, transferencia, tratamiento y control de la información en el interior del computador, familiarizando al estudiante tanto con la estructura como con el funcionamiento de estos sistemas pudiendo llegar a ser capaz de diseñar un computador sencillo a partir de una biblioteca dada de componentes digitales. Asimismo, se imparten conceptos generales sobre microprocesadores y se estudia un ejemplo de microprocesador sencillo.
Objetivos (expresados como resultados de aprendizaje y competencias) Objectives of the course (expressed in terms of learning outcomes and competences)	La asignatura trata de presentar de la forma más clara y completa posible la naturaleza y características de los computadores actuales. Los contenidos describen las técnicas y mecanismos de representación, transferencia, tratamiento y control de la información en el interior del computador, familiarizando al estudiante tanto con la estructura como con el funcionamiento de estos sistemas pudiendo llegar a ser capaz de diseñar un computador sencillo a partir de una biblioteca dada de componentes digitales. Asimismo, se imparten conceptos generales sobre microprocesadores y se estudia un ejemplo de microprocesador sencillo.
Bibliografía recomendada Recommended reading	<p>a) Bibliografía Básica: [ANG04] Angulo, J. M.; García, J.; Angulo, I.. <i>Fundamentos y Estructura de Computadores</i>, 1ª Ed., Thomson, 2004. (http://www.thomsonparainfo.com/) [MIG04] Miguel Anasagasti, P.. <i>Fundamentos de los Computadores</i>. 9ª Ed., Thomson, 2004. (http://www.thomsonparainfo.com/) [PRI99] Prieto, A.; Ortega, J.; Díaz, A.; Cañas, A.. <i>Estructura y funcionamiento de microprocesadores</i>. (3ª edición). Fotocopistería La Gioconda. Granada. 1999. [PRI04] Prieto, B.; Prieto, A.. <i>Problemas y Tests de introducción a la informática</i>. Fotocopistería La Gioconda. Granada. 2004. [PRI05] Prieto, A.; Prieto, B.. <i>Conceptos de Informática. Problemas</i>. Serie Schaum, McGraw-Hill, 2005. (http://www.mcgraw-hill.es/html/8448198573.html). [PRI06] Prieto, A.; Lloris, A.; Torres, J. C.. <i>Introducción a la Informática</i>. 4ª Ed., McGraw-Hill, 2006. (http://www.mcgraw-hill.es/html/8448146247.html ; http://atc.ugr.es/intro_info_mcgraw/). b) Bibliografía Complementaria: [FER03] Fernández, G.. <i>Curso de Ordenadores</i>. Servicio de Publicaciones de la ETS de Ingenieros de Telecomunicación de Madrid 2003. [GOA02] Goankar, R. S.. <i>Microprocessor Architecture, Programming and Applications with the 8085</i>. Prentice Hall. Quinta Edición. 2002. [HAM03] Hamacher, C.; Vranesic, Z.; Zaky, C.. <i>Organización de computadores</i>. 5ª Ed., MacGraw-Hill, 2003 [STA03] Stallings, W.. <i>Organización y arquitectura de computadores</i>. 5ª Ed., Pearson Education, 2003. [TAN00] Tanenbaum, A. S.. <i>Organización de computadoras. Un enfoque estructurado</i>. 4ª Ed.,</p>

	<p>Pearson Education, 2000.</p> <p>• PROFESORADO/TUTORÍAS:</p> <p>• D. Manuel Rodríguez Álvarez (mrodriguez@atc.ugr.es) : Grupo 1. Turno de Mañana. Despacho nº 38 de la segunda planta de la Escuela Técnica Superior de Ingeniería Informática. Tutoría al terminar la clase o en el despacho mediante petición de cita por correo electrónico.</p> <p>• D. David Palomar Sáez (dpalomar@atc.ugr.es) : Grupo 2. Turno de Tarde. Despacho en la 3ª planta de la Sección de Físicas de la Facultad de Ciencias. Tutoría al terminar la clase o en el despacho mediante petición de cita por correo electrónico.</p>		
<p>Tipo de evaluación y criterios de calificación Assessment methods</p>	<p>Examen de Problemas sobre la teoría (8 puntos) y Prácticas de Laboratorio (2 puntos). Seguimiento de la asistencia a prácticas. Es necesario aprobar por separado Problemas (mínimo: 4 puntos) y Prácticas (mínimo: 1 punto) para aprobar la asignatura. Las calificaciones obtenidas en cada apartado sólo se sumarán en ese caso.</p>		
<p>Idioma usado en clase y exámenes Language of instruction</p> <p>Enlaces a más información Links to more information</p>	<p>Español</p> <p>Transparencias de la teoría Relaciones de problemas Planificación de actividades Esquemas de clase Guiones de prácticas. En la web del departamento :http://swad.ugr.es</p>		
<p>Nombre del profesor(es) y dirección de contacto para tutorías Name of lecturer(s) and address for tutoring</p>	<table border="1" data-bbox="603 846 1359 907"> <tr> <td> Manuel Rodríguez Álvarez Correo electrónico mrodriguez@atc.ugr.es </td> </tr> </table> <p>D. David Palomar Sáez Correo electrónico dpalomar@atc.ugr.es</p> <table border="1" data-bbox="603 981 1359 1081"> <tr> <td> Oficina: Departamento de Arquitectura y Tecnología de Computadores, E.T.S.I. Informática y de Telecomunicación, 18071 Granada </td> </tr> </table>	Manuel Rodríguez Álvarez Correo electrónico mrodriguez@atc.ugr.es	Oficina: Departamento de Arquitectura y Tecnología de Computadores, E.T.S.I. Informática y de Telecomunicación, 18071 Granada
Manuel Rodríguez Álvarez Correo electrónico mrodriguez@atc.ugr.es			
Oficina: Departamento de Arquitectura y Tecnología de Computadores, E.T.S.I. Informática y de Telecomunicación, 18071 Granada			